

SERGIO BAMPI

Professor Titular do Instituto de Informática da Univ. Federal do Rio Grande do Sul (UFRGS), onde ingresso em 1981. Pesquisador CNPq 1B e docente permanente nos Programas de Pós-Graduação em Computação e em Microeletrônica da UFRGS, onde orientou 44 mestres e 15 doutores na área de Sistemas de Computação, Hardware e chips. Engenheiro Eletrônico e Bacharel em Física (UFRGS, 1979), Ph.D em Microeletrônica (1986) pela Stanford University, EUA. Foi membro do Conselho da SBPC (2007-11) e do Conselho Superior da UFRGS (2010-2014), ex-Secretário Regional da SBPC no RS (1999-2001) e membro do Conselho Regional SBPC/RS (1999-2003). É pesquisador na área de computação e microeletrônica, com ênfase em projeto de circuitos integrados. Desde 2008 é representante da comunidade científica no Comitê Gestor do Fundo setorial de C&T&I CT-INFO (Fundo Setorial de TIC). Foi Diretor Presidente da Fundação de Amparo à Pesquisa do Estado do Rio Grande do Sul (2001-2002), Diretor técnico do centro nacional de microeletrônica Ceitec (Centro em Tecnologia Eletrônica Avançada) associação civil (2005-2008) e Diretor do Centro Nacional de Supercomputação (1993-96). Foi presidente e vice-presidente da Sociedade Brasileira de Microeletrônica (2002-2006). Coordenador do Programa de Doutorado em Microeletrônica (2003-2007). Foi membro do comitê de coordenação do Programa CI-Brasil (2005-09) e do Programa Nacional de Microeletrônica do MCTI. Atuou como Professor visitante no STARLab do Electrical Engineering Dept. da Stanford University (EUA), com atribuições de pesquisa no grupo "*Ultra Low Power CMOS Circuits*", de 1998 a agosto-99. Foi engenheiro pesquisador da Hewlett Packard Inc. e do Stanford University Center for Integrated Systems (1981-85), nos EUA . Publicou mais de 250 trabalhos em congressos internacionais e revistas científicas, coordenou projetos de pesquisa e de inovação tecnológica em circuitos integrados, dispositivos nano-eletrônicos, arquitetura de computadores, televisão digital e metodologias de CAD. Integrou a equipe do INCT de Nano- e Microeletrônica e do Núcleo Pronex FAPERGS-CNPq em pesquisa de "design" de sistemas-em-chip. Realizou estudos de política tecnológica e industrial para a indústria de eletrônica, circuitos integrados e bens de tecnologia de informação. É consultor adhoc da CAPES, CNPq, Fapergs e FINEP.